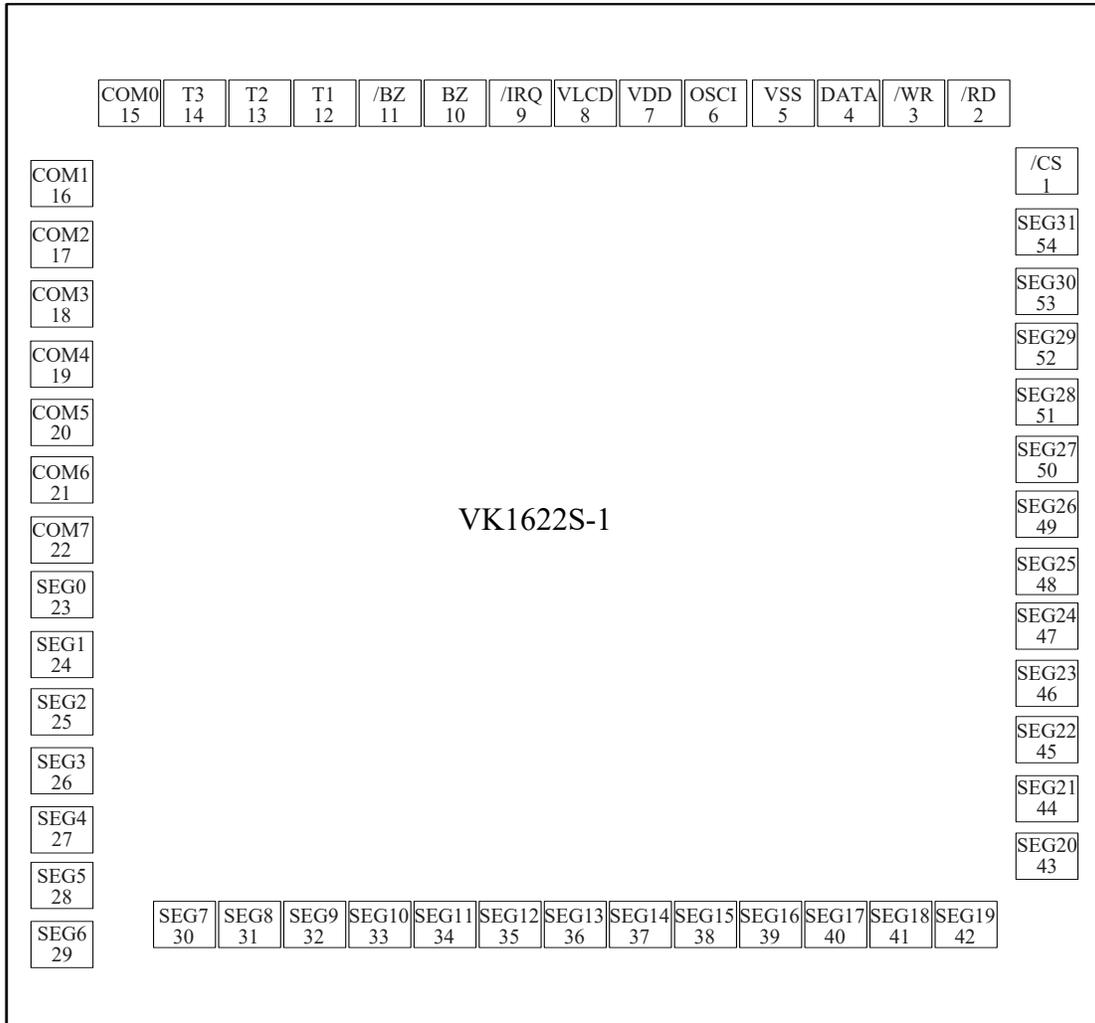


## VK1622S-1 PAD文件



VK1622S-1

 芯片面积: 2080×1895 μm<sup>2</sup>, 衬底电位: VDD

PAD 大小: 90×90 μm, 间距: 112 μm, 铝垫大小: 100×100 μm, 铝垫厚度: 1μm

## 脚位坐标

序号	名称	X 坐标	Y 坐标	序号	名称	X 坐标	Y 坐标
1	CSN	885	646.9	33	SEG10	-273.1	-792.5
2	RDN	730.2	792.5	34	SEG11	-163.1	-792.5
3	WRN	620.2	792.5	35	SGE12	-53.1	-792.5
4	DATA	494.1	792.5	36	SEG13	56.9	-792.5
5	VSS	377.1	792.5	37	SEG14	166.9	-792.5
6	OSCI	267.1	792.5	38	SEG15	276.9	-792.5
7	VDD	157.1	792.5	39	SEG16	386.9	-792.5
8	VLCD	47.1	792.5	40	SEG17	496.9	-792.5
9	IRQN	-63.5	792.5	41	SEG18	606.9	-792.5
10	BZ	-185.8	792.5	42	SEG19	716.9	-792.5
11	BZN	-312.9	792.5	43	SEG20	885	-673.1
12	T1	-433.2	792.5	44	SEG21	885	-563.1
13	T2	-543.2	792.5	45	SEG22	885	-453.1
14	T3	-653.2	792.5	46	SEG23	885	-343.1
15	COM0	-763.2	792.5	47	SEG24	885	-233.1
16	COM1	-885	618.2	48	SEG25	885	-123.1
17	COM2	-885	508.2	49	SGE26	885	-13.1
18	COM3	-885	398.2	50	SEG27	885	96.9
19	COM4	-885	288.2	51	SEG28	885	206.9
20	COM5	-885	178.2	52	SGE29	885	316.9
21	COM6	-885	68.2	53	SEG30	885	426.9
22	COM7	-885	-41.8	54	SEG31	885	536.9
23	SEG0	-885	-151.8				
24	SEG1	-885	-261.8				
25	SEG2	-885	-371.8				
26	SEG3	-885	-481.8				
27	SEG4	-885	-591.8				
28	SEG5	-885	-701.8				
29	SEG6	-885	-811.8				
30	SEG7	-603.1	-792.5				
31	SEG8	-493.1	-792.5				
32	SEG9	-383.1	-792.5				